

dr inż. Mariusz Węgrzyn

Sobota	8 ⁰⁰ -9 ⁰⁰	9 ⁰⁰ -9 ³⁰	10 ⁰⁰ -10 ³⁰	10 ³⁰ -11 ⁰⁰	11 ⁰⁰ -12 ⁰⁰	12 ⁰⁰ -13 ⁰⁰	13 ⁰⁰ -14 ⁰⁰	14 ⁰⁰ -15 ⁰⁰	15 ⁰⁰ -16 ⁰⁰	16 ⁰⁰ -16 ³⁰	17 ⁰⁰ -17 ³⁰	17 ³⁰ -18 ⁰⁰	18 ⁰⁰ -19 ⁰⁰	19 ⁰⁰ -20 ⁰⁰
07.X														
14.X														
21.X														
28.X														
04.XI														
11.XI														
18.XI														
25.XI														
02.XII														
09.XII														
16.XII														
06.I														
13.I														
20.I														
27.I														

Niedziela	8 ⁰⁰ -9 ⁰⁰	9 ⁰⁰ -9 ³⁰	10 ⁰⁰ -10 ³⁰	10 ³⁰ -11 ⁰⁰	11 ⁰⁰ -12 ⁰⁰	12 ⁰⁰ -13 ⁰⁰	13 ⁰⁰ -14 ⁰⁰	14 ⁰⁰ -15 ⁰⁰	15 ⁰⁰ -16 ⁰⁰	16 ⁰⁰ -16 ³⁰	17 ⁰⁰ -17 ³⁰	17 ³⁰ -18 ⁰⁰	18 ⁰⁰ -19 ⁰⁰	19 ⁰⁰ -20 ⁰⁰
08.X														
15.X														
22.X														
29.X														
05.XI														
12.XI														
19.XI														
26.XI														
03.XII														
10.XII														
17.XII														
07.I														
14.I														
21.I														
28.I														

Programowanie w VHDL, W
dr inż. M. Węgrzyn, MsTeams

Programowanie w VHDL, W
dr inż. M. Węgrzyn, MsTeams

Programowanie w VHDL, W
dr inż. M. Węgrzyn, MsTeams

Programowanie w
VHDL, W
dr inż. M. Węgrzyn,
MsTeams

Programowanie w VHDL, Lk2
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk1
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk3
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk4
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk1
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk2
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk4
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk2
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk3
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, W
dr inż. M. Węgrzyn, MsTeams

Programowanie w VHDL, Lk4
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk1
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk2
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk3
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk3
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk1
dr inż. M. Węgrzyn, s. 202

Programowanie w VHDL, Lk4
dr inż. M. Węgrzyn, s. 202