

Sobota	8 ¹⁵ -9 ⁰⁰	9 ⁰⁰ -9 ⁴⁵	10 ⁰⁰ -10 ⁴⁵	10 ⁴⁵ -11 ³⁰	11 ⁴⁵ -12 ³⁰	12 ³⁰ -13 ¹⁵	13 ³⁰ -14 ¹⁵	14 ¹⁵ -15 ⁰⁰	15 ¹⁵ -16 ⁰⁰	16 ⁰⁰ -16 ⁴⁵	17 ⁰⁰ -17 ⁴⁵	17 ⁴⁵ -18 ³⁰	18 ⁴⁵ -19 ³⁰	19 ³⁰ -20 ¹⁵
09.XII	Symulacja komputerowa, P3 prof. V. Samoty, s. 202						Symulacja komputerowa, Lk3 prof. V. Samoty, s. 202		Symulacja komputerowa, P1 prof. V. Samoty, s. 202					
16.XII	Programowanie w VHDL, Lk4 dr inż. M. Węgrzyn, s. 202						Programowanie w VHDL, Lk1 dr inż. M. Węgrzyn, s. 202		Programowanie w VHDL, Lk2 dr inż. M. Węgrzyn, s. 202		Programowanie w VHDL, Lk3 dr inż. M. Węgrzyn, s. 202			
06.I														
13.I	Programowanie w VHDL, Lk3 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk1 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk4 dr inż. M. Węgrzyn, s. 202							
20.I					Symulacja komputerowa, Lk3 prof. V. Samoty, s. 202		Symulacja komputerowa, P2 prof. V. Samoty, s. 202							
27.I	Symulacja komputerowa, P2 prof. V. Samoty, s. 202			Symulacja komputerowa, P3 prof. V. Samoty, s. 202			Symulacja komputerowa, P1 prof. V. Samoty, s. 202							

Niedziela	8 ¹⁵ -9 ⁰⁰	9 ⁰⁰ -9 ⁴⁵	10 ⁰⁰ -10 ⁴⁵	10 ⁴⁵ -11 ³⁰	11 ⁴⁵ -12 ³⁰	12 ³⁰ -13 ¹⁵	13 ³⁰ -14 ¹⁵	14 ¹⁵ -15 ⁰⁰	15 ¹⁵ -16 ⁰⁰	16 ⁰⁰ -16 ⁴⁵	17 ⁰⁰ -17 ⁴⁵	17 ⁴⁵ -18 ³⁰	18 ⁴⁵ -19 ³⁰	19 ³⁰ -20 ¹⁵
10.XII			Programowanie w VHDL, Lk2 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk3 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk1 dr inż. M. Węgrzyn, s. 202					
17.XII			Programowanie w VHDL, Lk4 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk1 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk2 dr inż. M. Węgrzyn, s. 202					
07.I														
14.I	Programowanie w VHDL, Lk4 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk2 dr inż. M. Węgrzyn, s. 202			Programowanie w VHDL, Lk3 dr inż. M. Węgrzyn, s. 202							
21.I														
28.I														