

Sobota	8 ^h -9 ^h	9 ^h -9 ^h	10 ^h -10 ^h	10 ^h -11 ^h	11 ^h -12 ^h	12 ^h -13 ^h	13 ^h -14 ^h	14 ^h -15 ^h	15 ^h -16 ^h	16 ^h -16 ^h	17 ^h -17 ^h	17 ^h -18 ^h	18 ^h -19 ^h	19 ^h -20 ^h	
1.X	Rezerwacja mgr P. Kędra														
08.X															
15.X	Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn														
22.X	Systemy Operacyjne IwIK-2_Lk dr inż. K. Suchanica				Systemy Operacyjne IwIK-2_Lk dr inż. K. Suchanica				Systemy operacyjne IwIK-2_Lk dr inż. M. Świąteczki						
29.X															
5.XI	Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król														
12.XI															
19.XI	Zasadowane bazy danych IwIK-3_P mgr inż. P. Król				Zasadowane bazy danych IwIK-3_P mgr inż. P. Król				Zasadowane bazy danych IwIK-3_P mgr inż. P. Król						
26.XI	Systemy operacyjne IwIK-2_Lk dr inż. M. Świąteczki								Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król						
03.XII	Inżynieria Systemów Informatycznych IwIK-4_P mgr inż. D. Dorota			Inżynieria Systemów Informatycznych IwIK-4_Lk mgr inż. D. Dorota			Inżynieria Systemów Informatycznych IwIK-4_Lk mgr inż. D. Dorota								
10.XII	Inżynieria sterowania IwIK-1_Lk dr inż. M. Pawlik														
17.XII	Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn						
7.I															
14.I	Matlab IwIK-4_Lk mgr inż. P. Król				Matlab IwIK-4_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn						
21.I					Systemy operacyjne IwIK-2_Lk dr inż. M. Świąteczki				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn						
28.I	Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn										

Niedziela	8 ^h -9 ^h	9 ^h -9 ^h	10 ^h -10 ^h	10 ^h -10 ^h	11 ^h -12 ^h	12 ^h -13 ^h	13 ^h -14 ^h	14 ^h -15 ^h	15 ^h -16 ^h	16 ^h -16 ^h	17 ^h -17 ^h	17 ^h -18 ^h	18 ^h -19 ^h	19 ^h -20 ^h	
2.X															
9.X															
16.X	Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król						
23.X	Matlab IwIK-4_Lk dr inż. M. Pawlik				Inżynieria systemów informatycznych (IwIK4) mgr inż. D. Dorota, 9.201				Matlab IwIK-4_Lk dr inż. M. Pawlik				Matlab IwIK-4_P mgr inż. P. Król		
30.X															
6.XI	Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król						
13.XI															
20.XI	Matlab IwIK-4_Lk mgr inż. P. Król				Matlab IwIK-4_Lk dr inż. M. Pawlik				Matlab IwIK-4_Lk dr inż. M. Pawlik						
27.XI	Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król						
4.XII	Inżynieria Systemów Informatycznych IwIK-4_P mgr inż. D. Dorota			Inżynieria Systemów Informatycznych IwIK-4_Lk mgr inż. D. Dorota			Inżynieria Systemów Informatycznych IwIK-4_Lk mgr inż. D. Dorota								
11.XII	Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król				Programowanie w języku VHDL IwIK-1_Lk mgr inż. P. Król						
18.XII	Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn		
8.I															
15.I	Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn						
22.I					Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn				Programowanie w języku VHDL IwIK-1_Lk dr inż. M. Węgrzyn						
29.I															